

Ίδρυμα : ΤΕΙ Πειραιά – Σ.Τ.Ε.Φ.

Τμήμα : Η/Υ Συστημάτων

Περίοδος : Α' Χειμ. 98-99

Μάθημα : Οικογένειες μικροεπεξεργαστών Ε' Εξαμήνου

Διδάσκων : Βάσιος Σπύρος

α/α	Ονοματεπώνυμο	Εξάμηνο

ΘΕΜΑΤΑ

1. Σχεδιάστε :

α) τη σύνδεση μικροεπεξεργαστή με μνήμη RAM κ' ROM των 4Kbytes στις διευθύνσεις 0000-0FFF και F000-FFFF αντίστοιχα.

(2μ.)

β) τη σύνδεση με προσαρμοστικά κυκλώματα I/O στις διευθύνσεις 1000-1FFF

(2μ.)

2. Να δοθεί το λογικό διάγραμμα για :

α) τον πολλαπλασιασμό δύο 8-bit δυαδικών αριθμών σε γλώσσα Assembly.

(1μ.)

β) την διαίρεση δύο 8-bit δυαδικών αριθμών σε γλώσσα Assembly.

(1μ.)

3. Περιγράψτε την εσωτερική δομή των πορτών του VIA καθώς και τον τρόπο ελέγχου τους.

(2μ.)

4. Αναφέρετε όλους τους τρόπους εξωτερικής διακοπής του 6502. Ποιά η διαφορά μιας \overline{NMI} με μια \overline{IRQ} διακοπής;

(2μ.)